



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: 030-LAP-PCM-M

PART NO : _____

VERSION : V1.21

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	6
3	使用说明	9



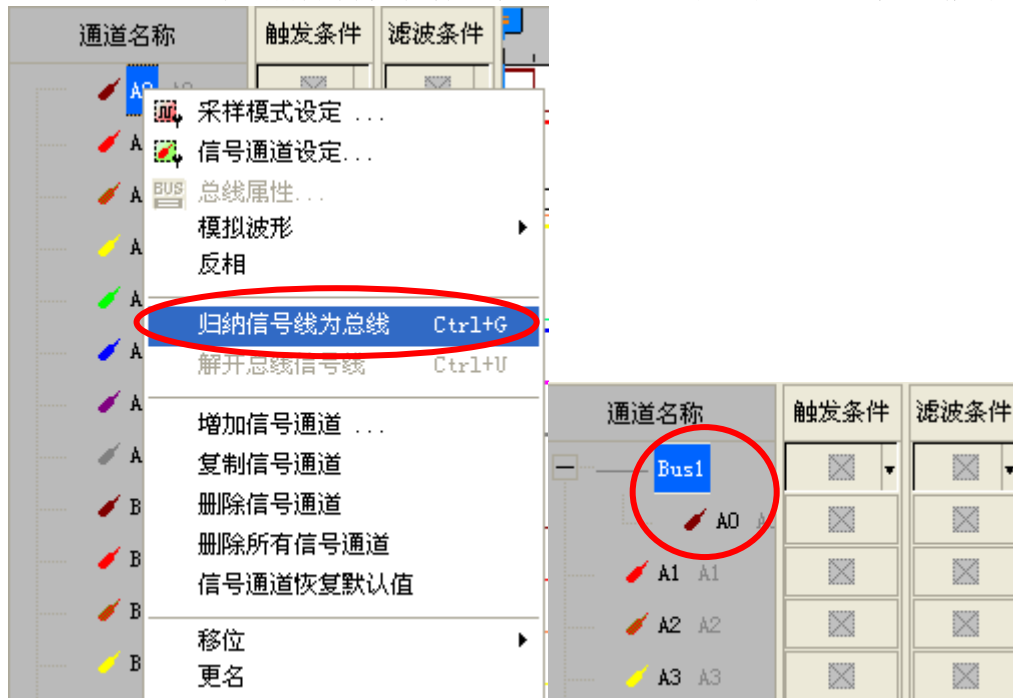
1 软件注册

软件注册请依照下列步骤进行注册。

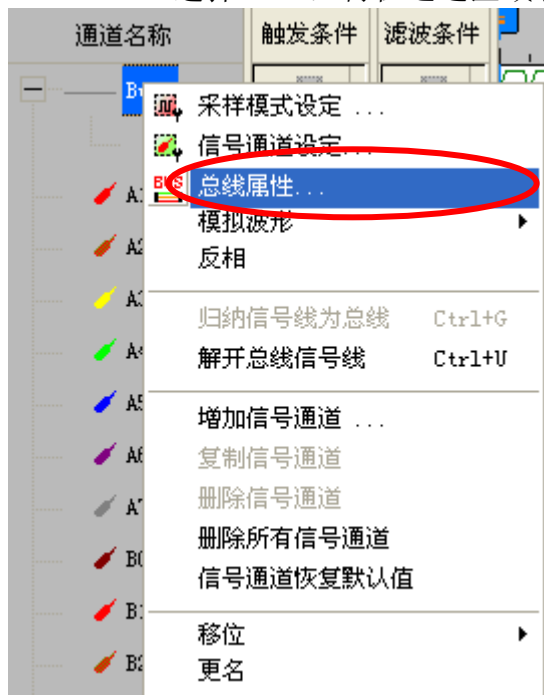
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

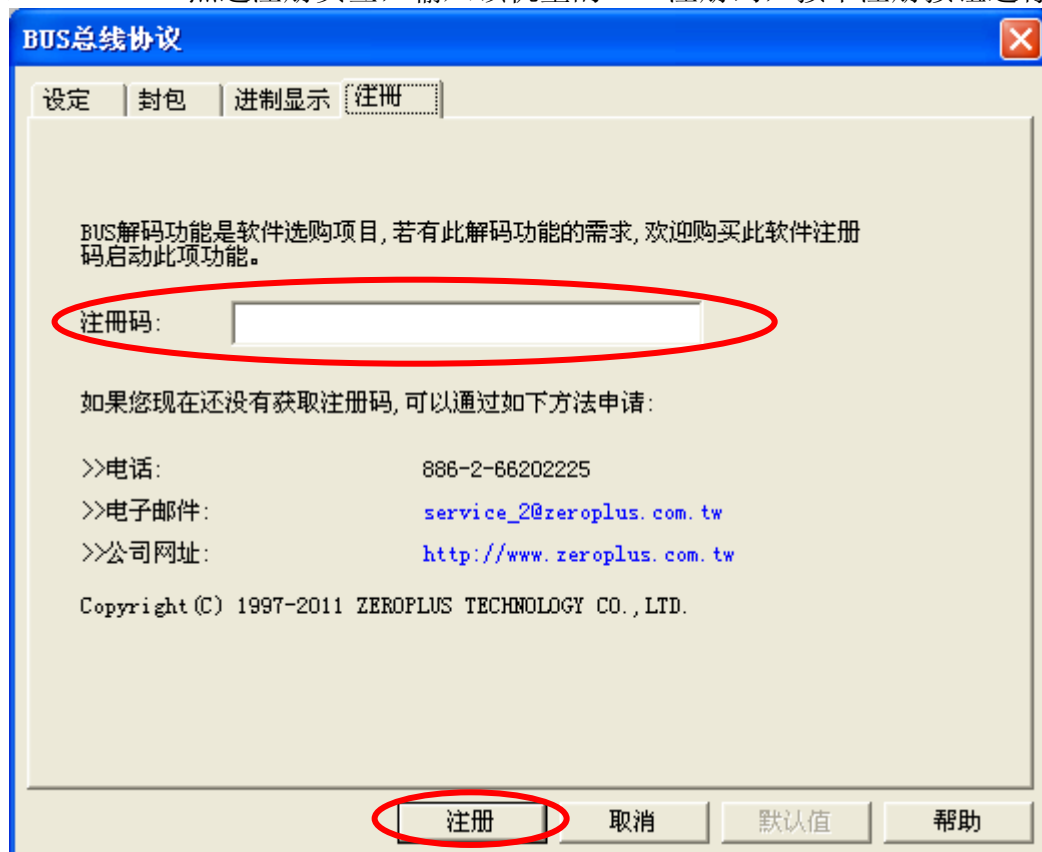




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配按钮，出该模组设定对话框。

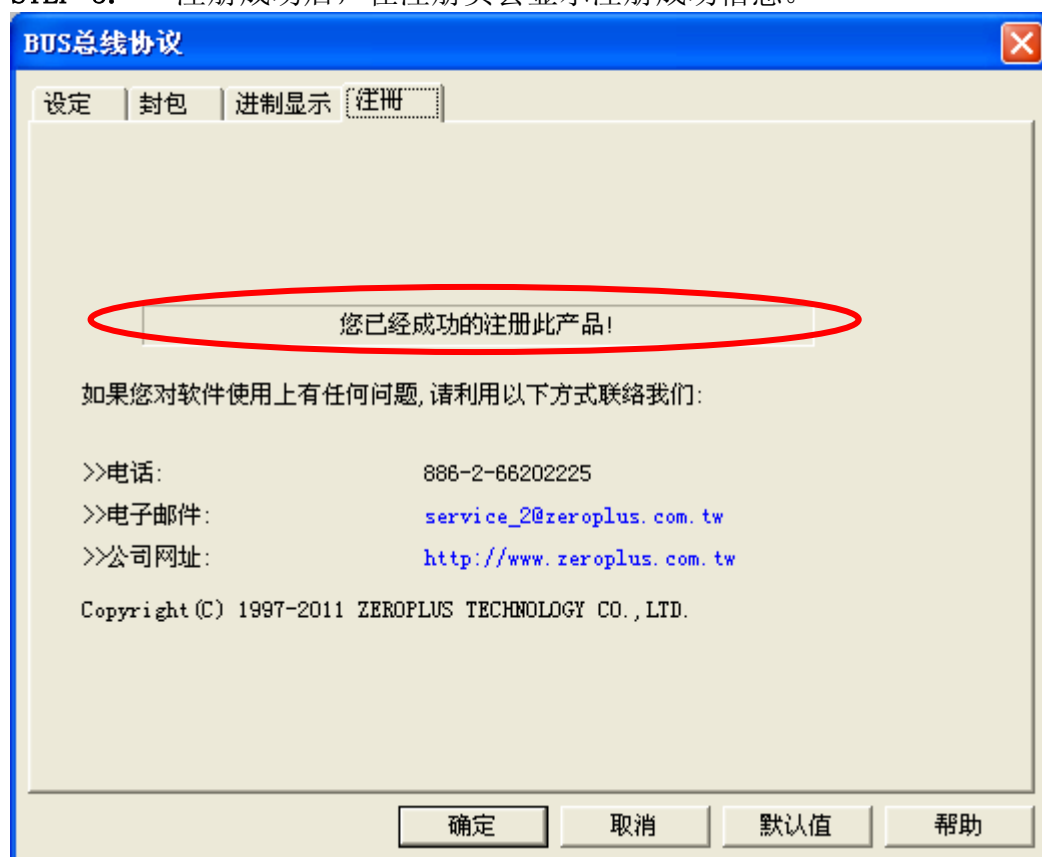


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5. 注册成功后，在注册页会显示注册成功信息。





2 人机界面

在设定页，相关设定可参考下图界面。

设定页

通道设定：

SCLK：频率讯号，默认值为 A0。

FS：同步讯号，默认值为 A1。

DR/DT：数据讯号，默认值为 A2。

总线协议设定：

数据长度：最多可达 56Bit。

数据字节：最多可达 128Byte。

长帧间隔：最多 255Bit。

短帧间隔：最多 255Bit。

采样边沿：以 SCLK 上升沿或下降沿时采样。

传送方向：MSB->LSB 或 LSB->MSB。

总线协议颜色：使用者可自行设定。

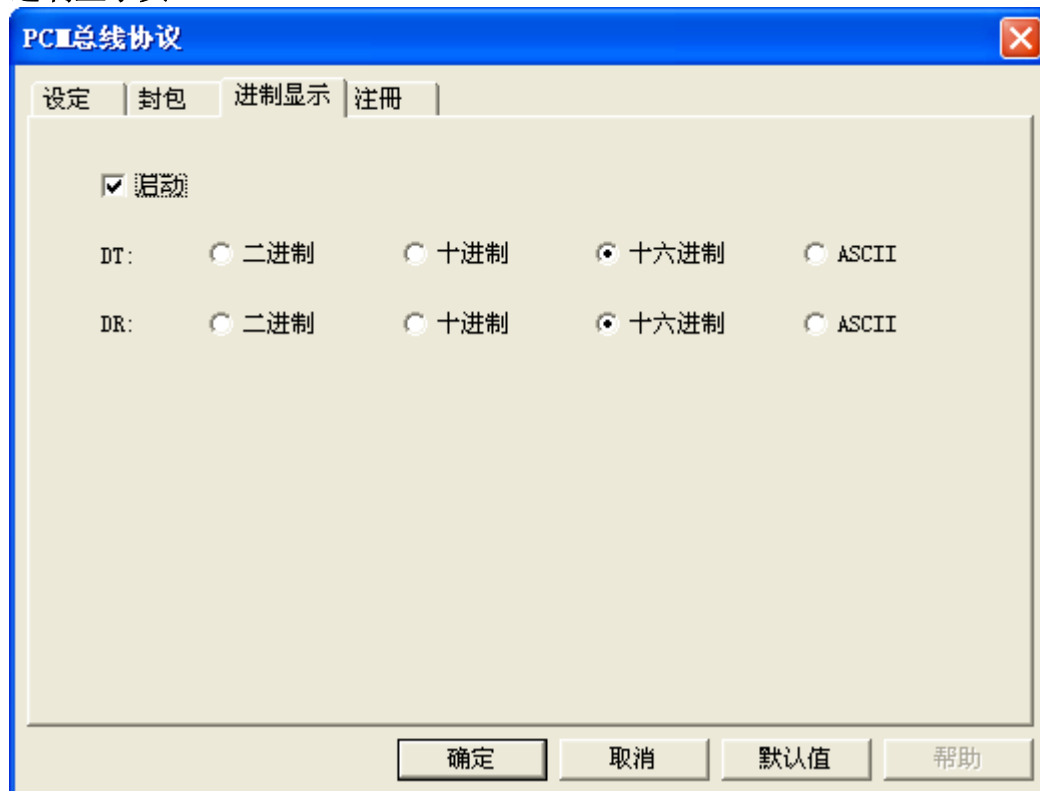


封包页



封包部分可依使用者需要，选择相关颜色进行调整。

进制显示页



使用者可自行设定解码字段的颜色。DT, DR 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。



注册页

PC总线协议

设定

封包

进制显示

注册

您已经成功的注册此产品!

如果您对软件使用上有任何问题, 请利用以下方式联络我们:
>>电话: 886-2-66202225
>>电子邮件: service_2@zeroplus.com.tw
>>公司网址: <http://www.zeroplus.com.tw>
Copyright (C) 1997-2011 ZEROPLUS TECHNOLOGY CO., LTD.

确定

取消

默认值

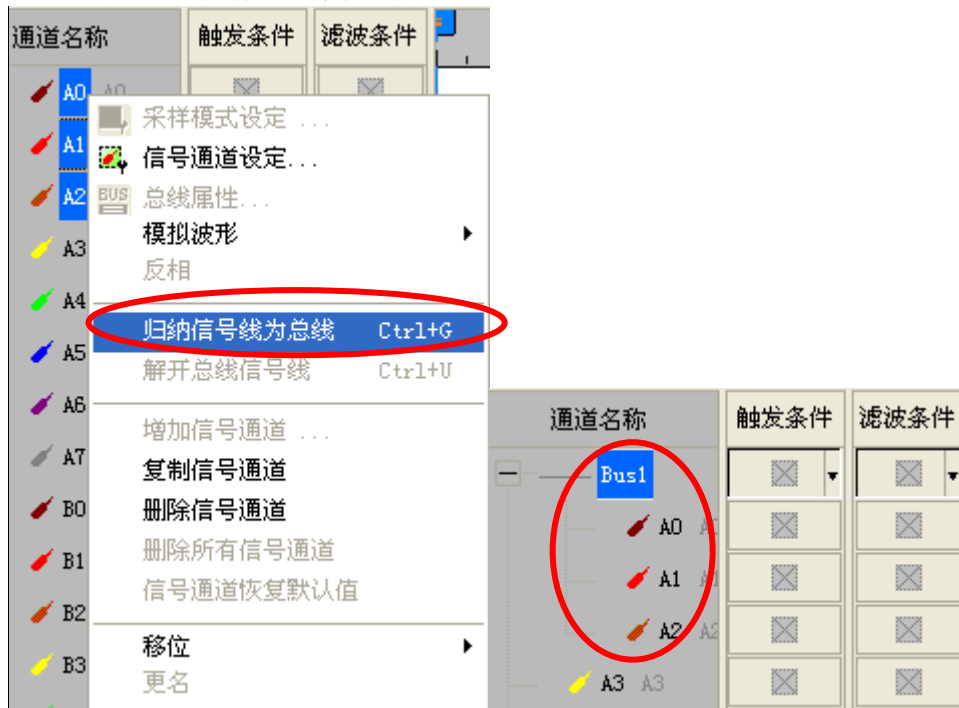
帮助

注册部分提供公司信息，使用者如有相关问题可拨打电话或上网查询。



3 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~A2 归纳为 Bus1，PCM 总线协议分析至少需要 3 根信号线才可解码。

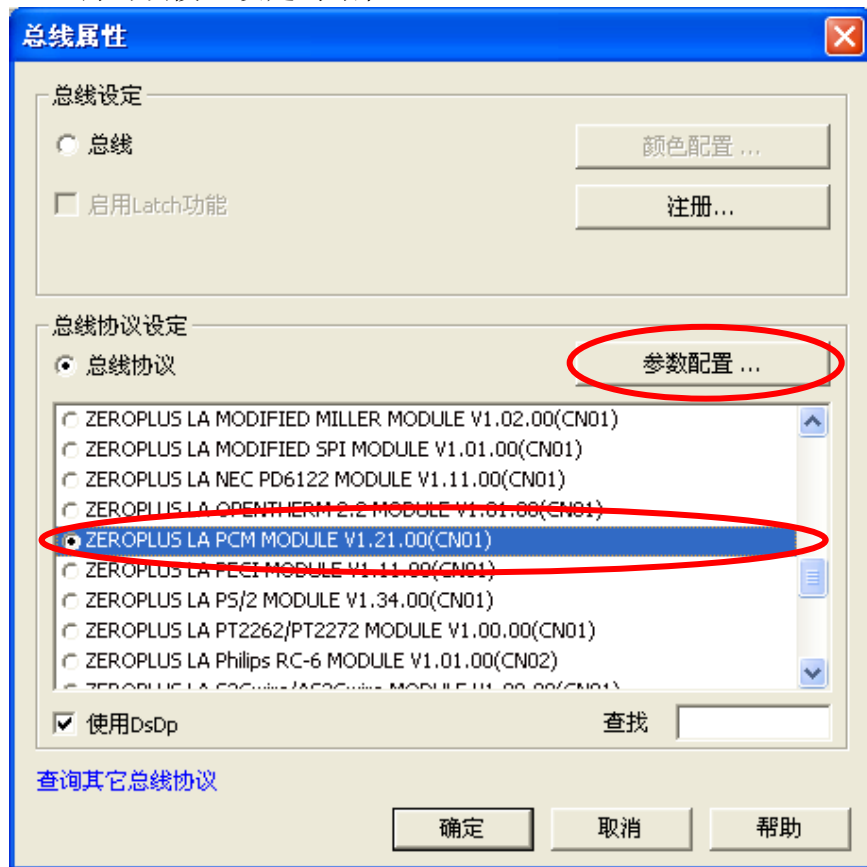


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

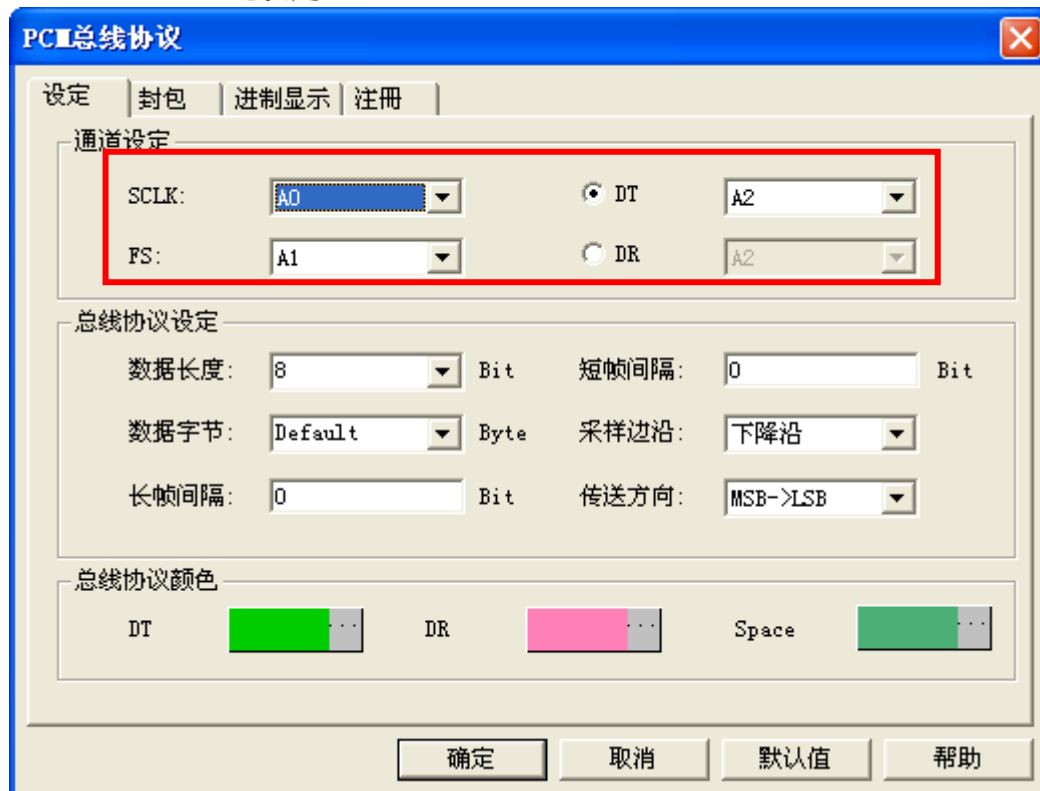




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA PCM MODULE V1.21.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。

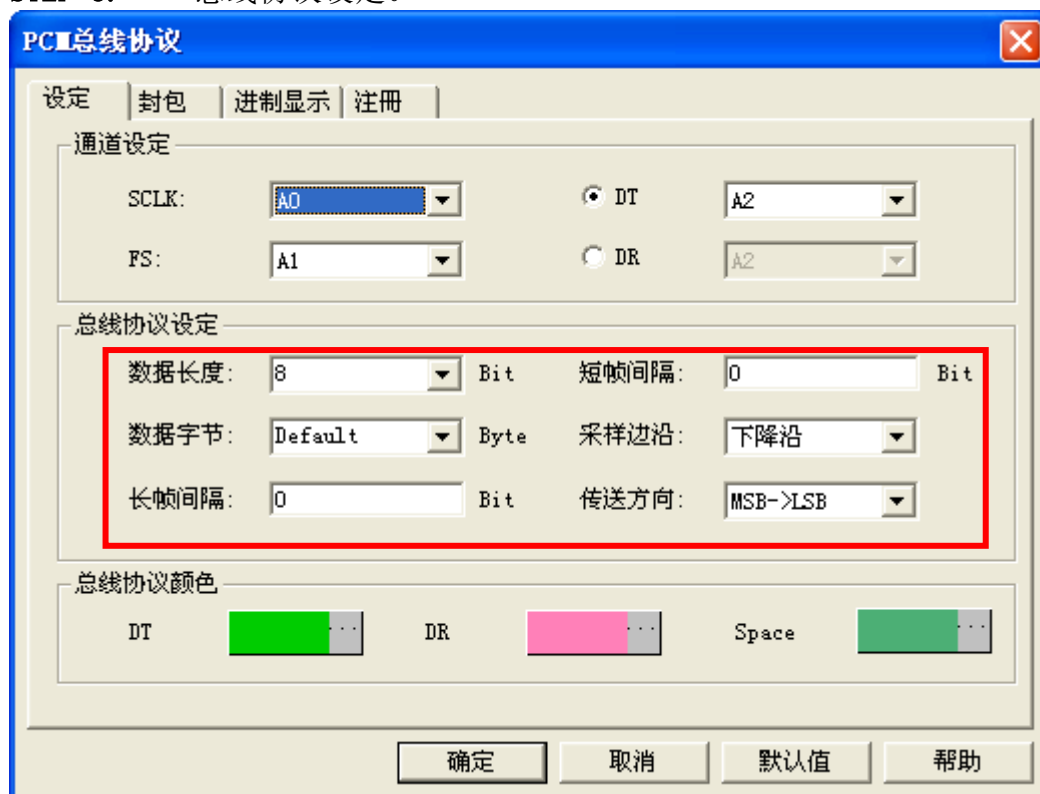


STEP 4. 通道设定。





STEP 5. 总线协议设定。



PCB总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

SCLK: A0 DT A2

FS: A1 DR A2

总线协议设定

数据长度: 8 Bit 短帧间隔: 0 Bit

数据字节: Default Byte 采样边沿: 下降沿

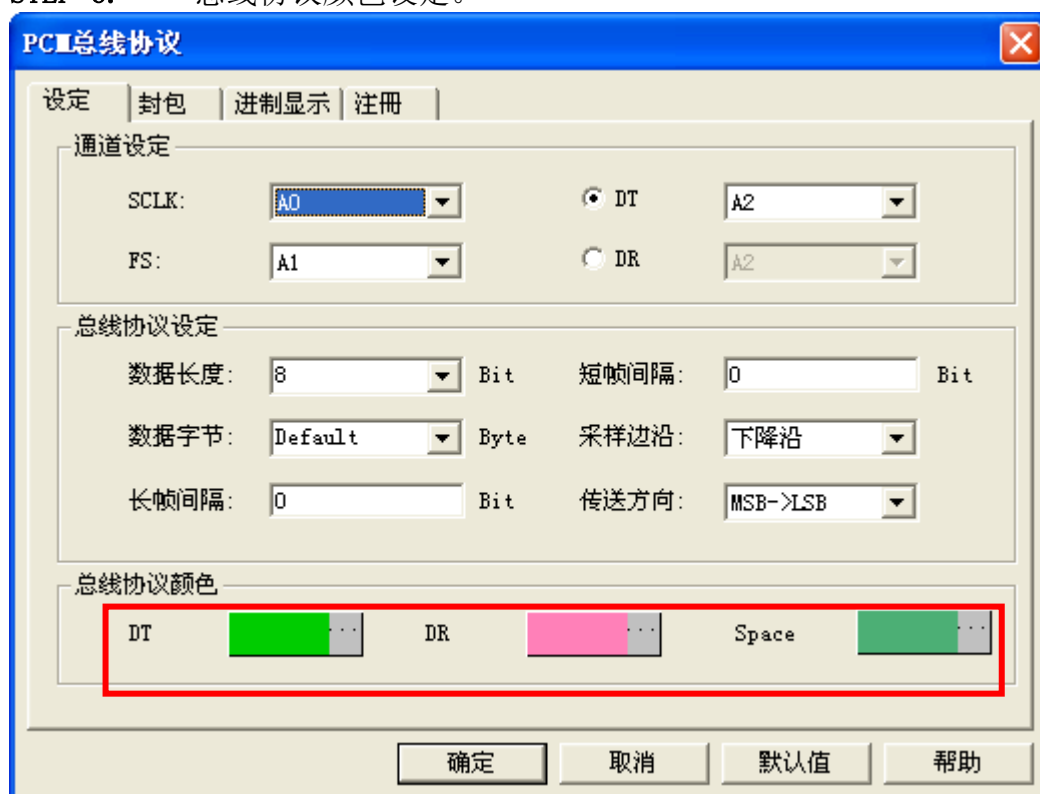
长帧间隔: 0 Bit 传送方向: MSB->LSB

总线协议颜色

DT DR Space

确定 取消 默认值 帮助

STEP 6. 总线协议颜色设定。



PCB总线协议

设定 | 封包 | 进制显示 | 注册

通道设定

SCLK: A0 DT A2

FS: A1 DR A2

总线协议设定

数据长度: 8 Bit 短帧间隔: 0 Bit

数据字节: Default Byte 采样边沿: 下降沿

长帧间隔: 0 Bit 传送方向: MSB->LSB

总线协议颜色

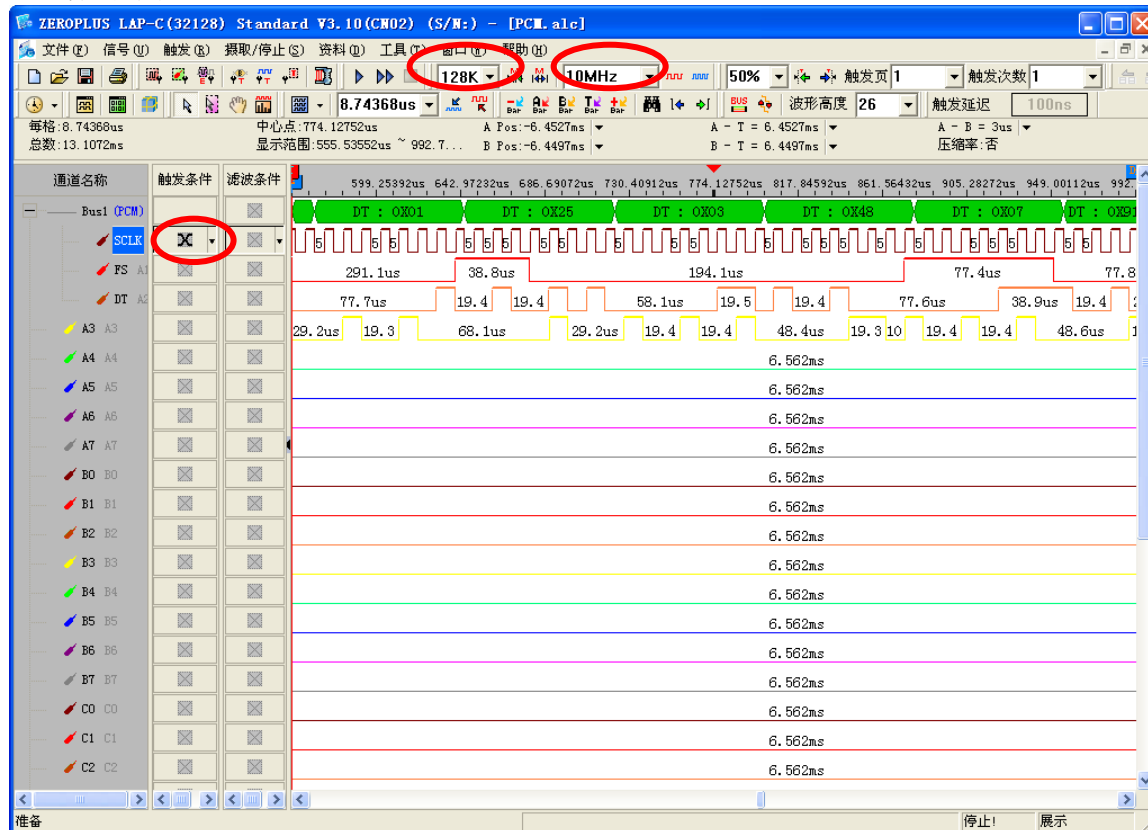
DT DR Space

确定 取消 默认值 帮助



STEP 7. 总线协议分析模组解码完成图示，设定条件为任一边沿，记忆深度为 128K，采样频率为 10MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码



封包列表

